

КЛАССИФИКАЦИЯ

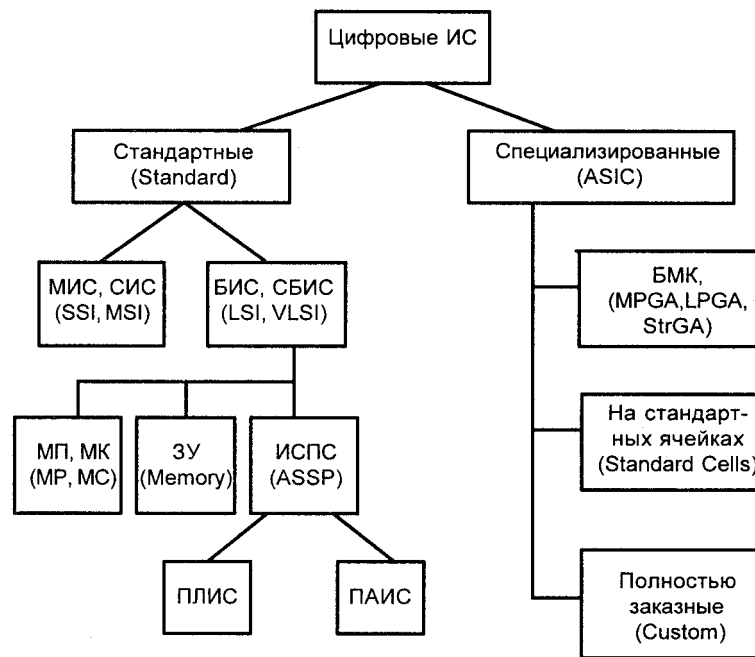


Рис. 1. Классификация цифровых интегральных схем

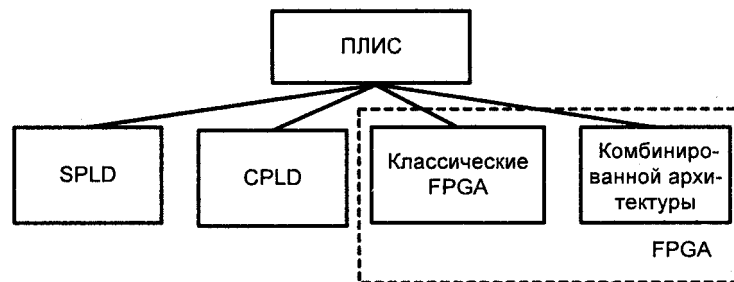


Рис. 2. Классификация ПЛИС по архитектурным признакам



Рис. 3. Классификация ПЛИС по уровню интеграции

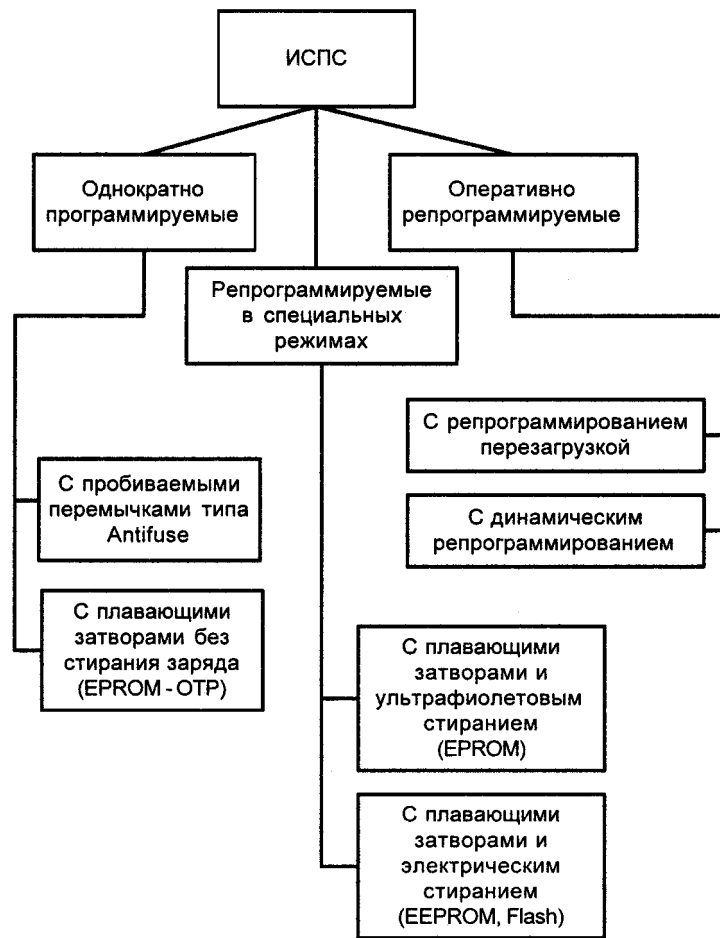


Рис. 4. Классификация ИСПС по признакам кратности программирования (типу теневого памяти)

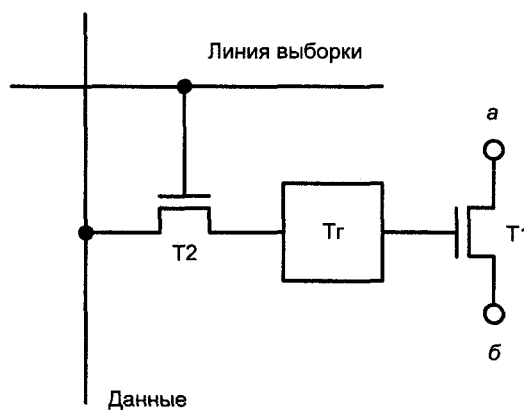


Рис. 5. Элемент программируемой связи с памятью конфигурации типа SRAM