

ФУНКЦИОНАЛЬНЫЕ БЛОКИ И СИСТЕМЫ КОММУТАЦИИ CPLD

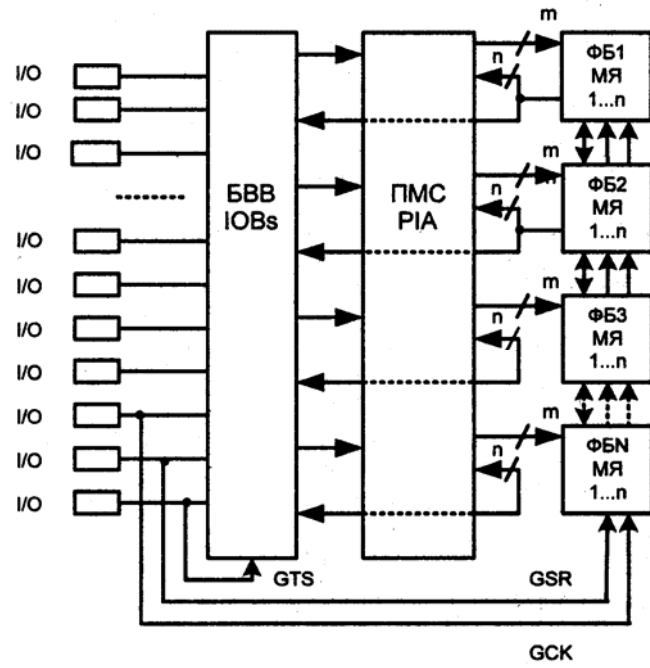


Рис. 6. Обобщенная структура CPLD

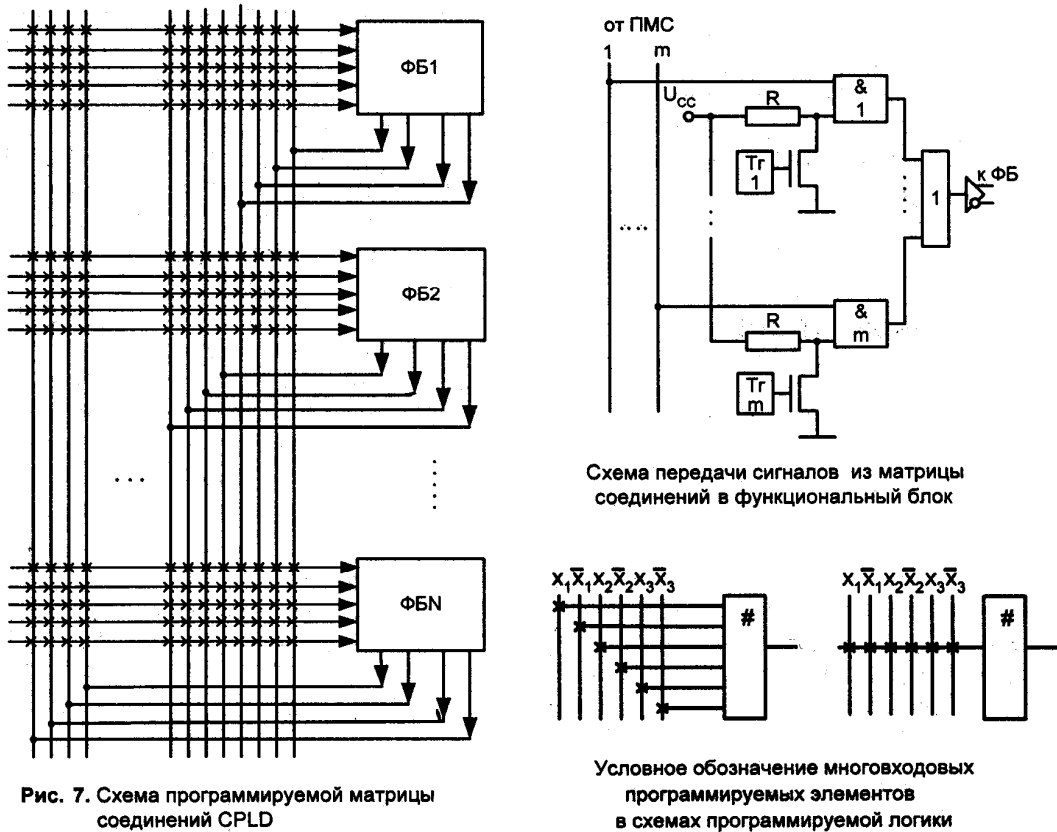


Рис. 7. Схема программируемой матрицы соединений CPLD

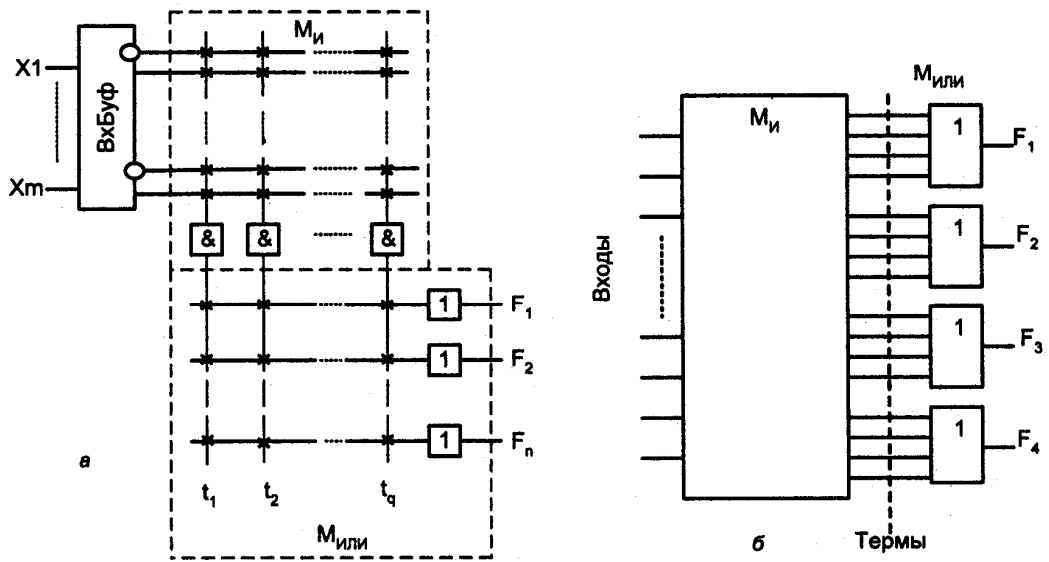


Рис. 8. Условное обозначение программируемых структур ПЛМ (а) и ПМЛ (б)

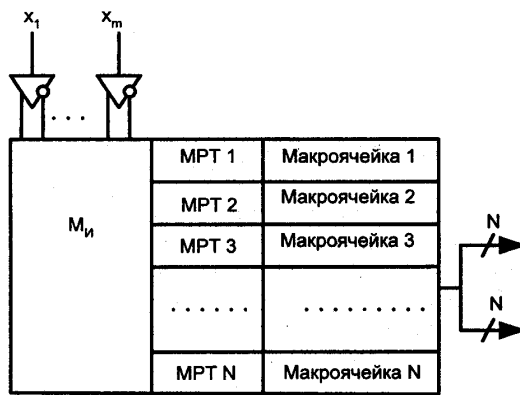


Рис. 9. Обобщенная структура функционального блока CPLD

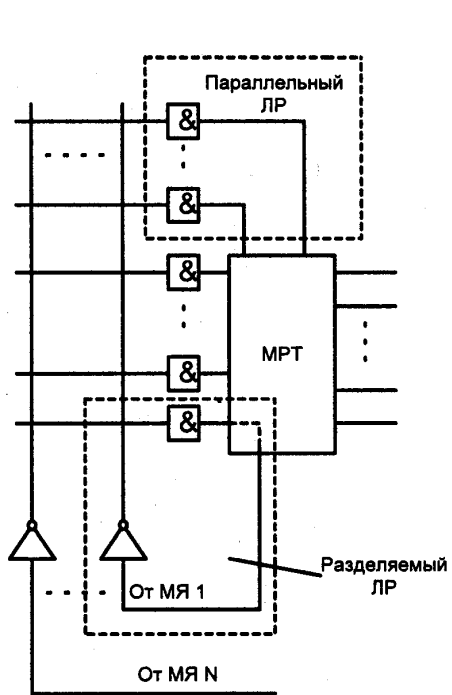


Рис. 10. Логические расширители параллельного и последовательного типов

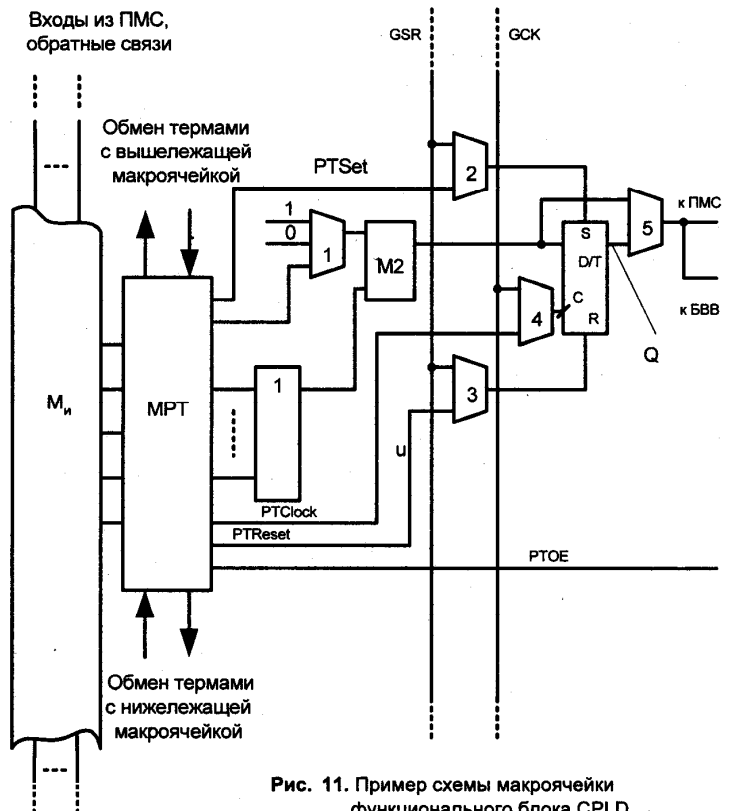


Рис. 11. Пример схемы макроячейки функционального блока CPLD