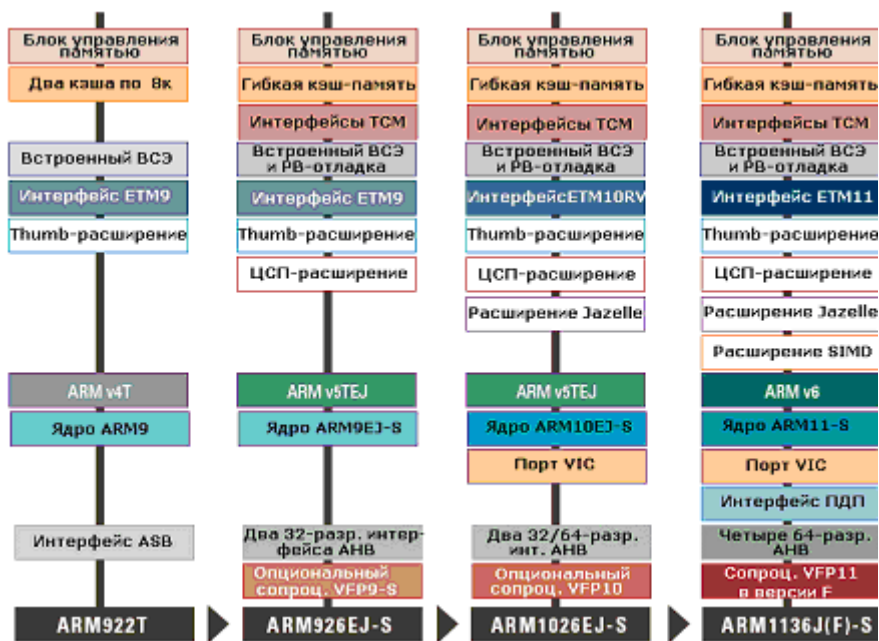
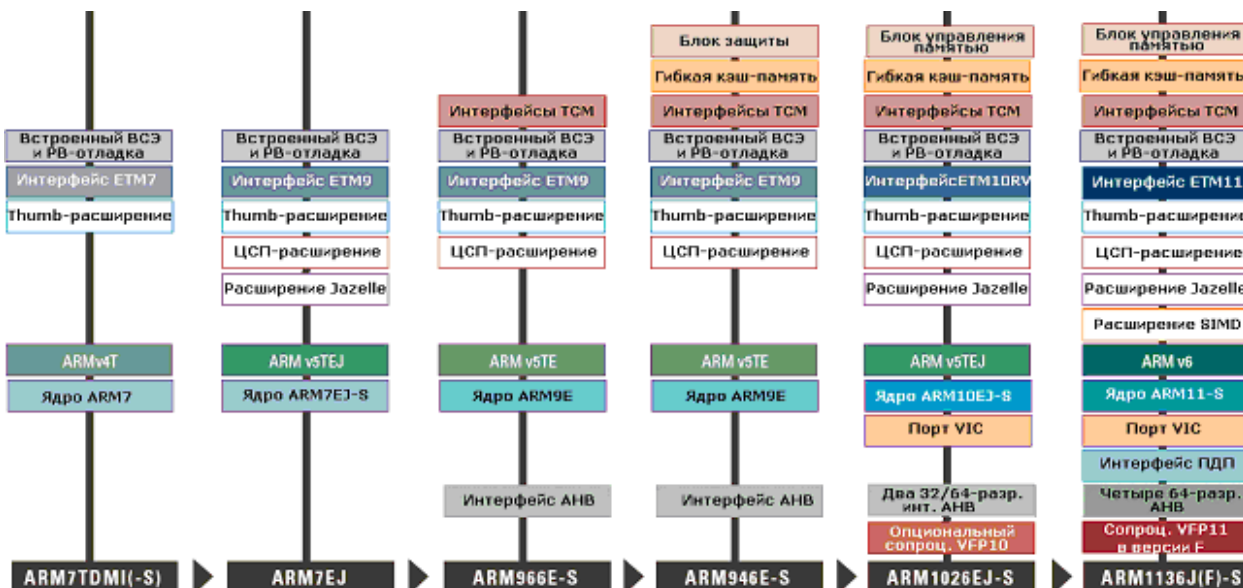


Процессорные ядра ARM



0.18мкм (0,13 мкм)				
Ядро	Кэш-память	Площадь, мм ²	Удельное потребление мВт/МГц	Частота, МГц
ARM922T	8к + 8к	8.1 (3,2)	0.80 (0,25)	200 (250)
ARM926EJ-S	16к + 16к	8.5 (4,7)	1.0 (0,45)	180-200 (220-250)
ARM1026EJ-S	8к + 8к	7.5 (4,2)	1.15 (0,5)	190-210 (266-325)
ARM1136J(F)-S	16к/16к+ 16/16к TCM	- (8,2; 9,6)	1.30 (0,4)	250-270 (333-400)

Процессорные ядра для операционных систем реального времени



0.18мкм (0,13 мкм)				
Ядро	Кэш-память	Площадь, мм ²	Удельное потребление мВт/МГц	Частота, МГц
ARM7TDMI	-	0,53 (0,26)	0.24 (0,06)	100 (133)
ARM7TDMI-S	-	0,62 (0,32)	0,39 (0,11)	80-100 (100-133)
SC100	-	0,50	0.21	80

SC200	-	0,70	0.30	110
ARM7EJ-S	-	1,25 (0,65)	0,45 (0,16)	80-100 (100-133)
ARM946E-S	8к + 8к	5,8 (3,25)	0,9 (0,45)	150-170 (180-210)
ARM966E-S	16к+16к TCM	4,0 (2,25)	0,65 (0,4)	180-200 (220-250)
ARM1026EJ-S	8к + 8к	7,5 (4,2)	1,15 (0,5)	190-210 (266-325)
ARM1136J(F)-S	16к/16к+ 16/16к TCM	- (8,2; 9,6)	1,30 (0,4)	250-270 (333-400)

BCЭ - внутрисхемный эмулятор, PB - реальное время, ЦСП- цифровой сигнальный процессор, SIMD - несколько данных в одной инструкции, TCM - плотно-связанная память (кэш), ETM - встроенные трассировочные макроэчейки, VIC - векторизованный контроллер прерываний, ASB, AHB -разновидности внутренних шин

